

FIG. 1

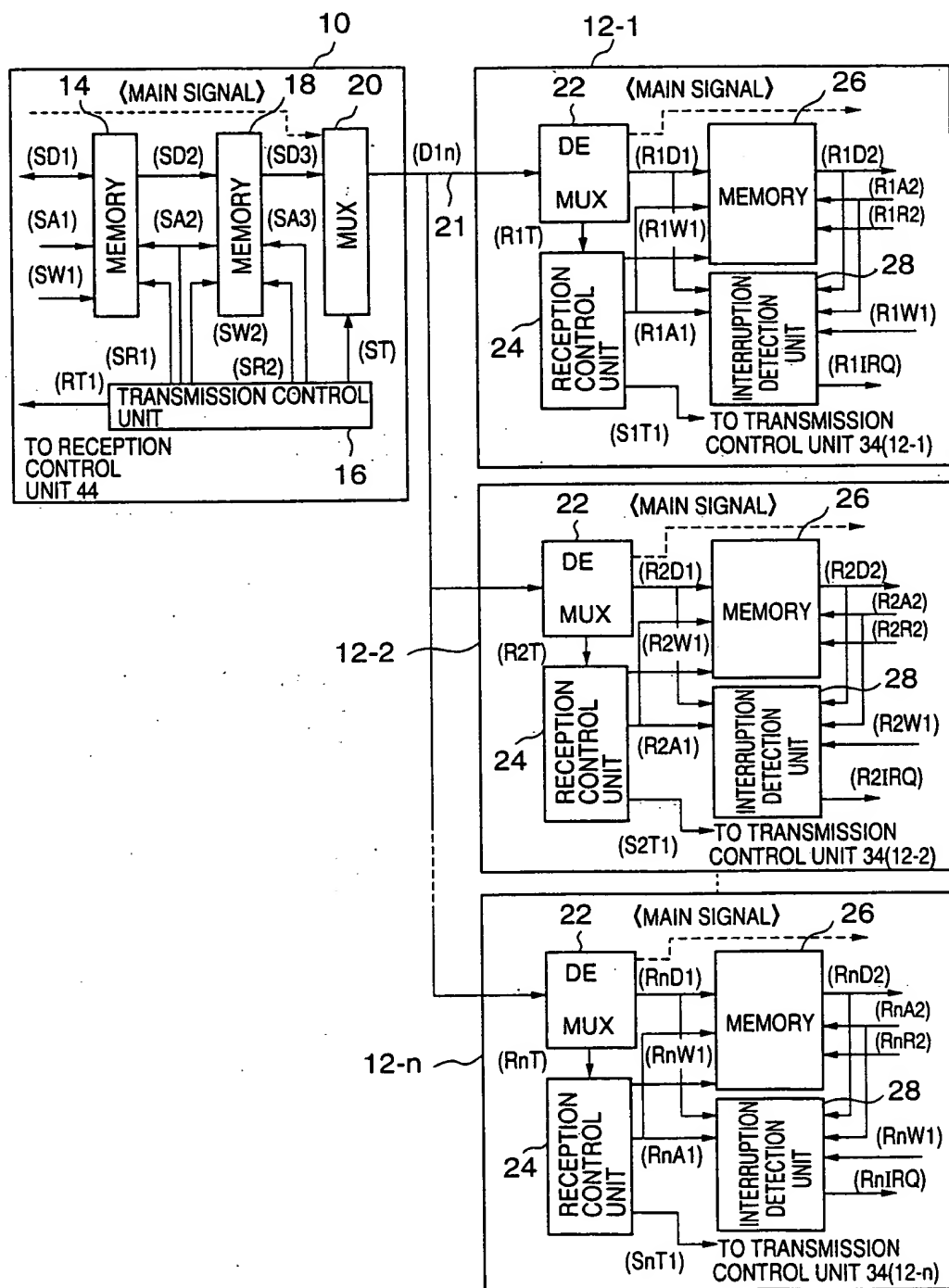


FIG.2

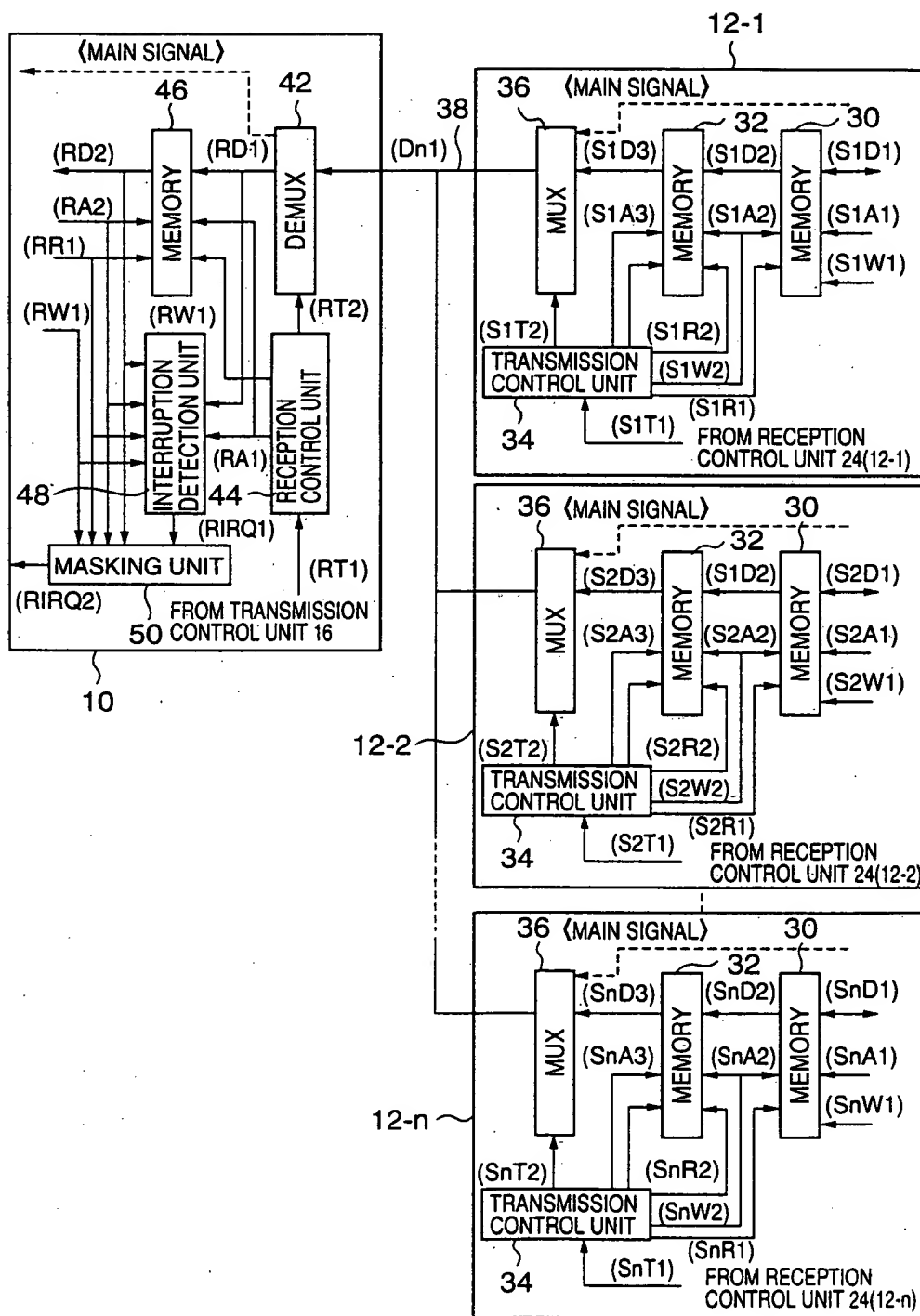


FIG.3

FRAME No.	TIMESLOT						CHANNEL NUMBER
	1a	2a	3a	4a	5a	6a	
1							← CH#1~20
2							← CH#21~40
3							← CH#41~60
4							← CH#61~80
5							← CH#81~100
6							← CH#101~120
7							← CH#121~140
8							← CH#141~160
9							← CH#161~180
10							← CH#181~200
11							← CH#201~220
12							← CH#221~240

2025 RELEASE UNDER E.O. 14176

FIG.4A

25a								
D1-1								
CH#1	CH#2	CH#3	CH#4	CH#5		CH#18	CH#19	CH#20
bit8	bit8	bit8	bit8	bit8		bit8	bit8	bit8
bit7	bit7	bit7	bit7	bit7		bit7	bit7	bit7
bit6	bit6	bit6	bit6	bit6		bit6	bit6	bit6
bit5	bit5	bit5	bit5	bit5		bit5	bit5	bit5
bit4	bit4	bit4	bit4	bit4		bit4	bit4	bit4
bit3	bit3	bit3	bit3	bit3		bit3	bit3	bit3
bit2	bit2	bit2	bit2	bit2		bit2	bit2	bit2
bit1	bit1	bit1	bit1	bit1		bit1	bit1	bit1

FIG.4B

26a								
D1-2								
CH#1	CH#2	CH#3	CH#4	CH#5		CH#18	CH#19	CH#20
bit8	bit8	bit8	bit8	bit8		bit8	bit8	bit8
bit7	bit7	bit7	bit7	bit7		bit7	bit7	bit7
bit6	bit6	bit6	bit6	bit6		bit6	bit6	bit6
bit5	bit5	bit5	bit5	bit5		bit5	bit5	bit5
bit4	bit4	bit4	bit4	bit4		bit4	bit4	bit4
bit3	bit3	bit3	bit3	bit3		bit3	bit3	bit3
bit2	bit2	bit2	bit2	bit2		bit2	bit2	bit2
bit1	bit1	bit1	bit1	bit1		bit1	bit1	bit1

FIG.4C

27a								
D1-3								
CH#1	CH#2	CH#3	CH#4	CH#5		CH#18	CH#19	CH#20
bit8	bit8	bit8	bit8	bit8		bit8	bit8	bit8
bit7	bit7	bit7	bit7	bit7		bit7	bit7	bit7
bit6	bit6	bit6	bit6	bit6		bit6	bit6	bit6
bit5	bit5	bit5	bit5	bit5		bit5	bit5	bit5
bit4	bit4	bit4	bit4	bit4		bit4	bit4	bit4
bit3	bit3	bit3	bit3	bit3		bit3	bit3	bit3
bit2	bit2	bit2	bit2	bit2		bit2	bit2	bit2
bit1	bit1	bit1	bit1	bit1		bit1	bit1	bit1

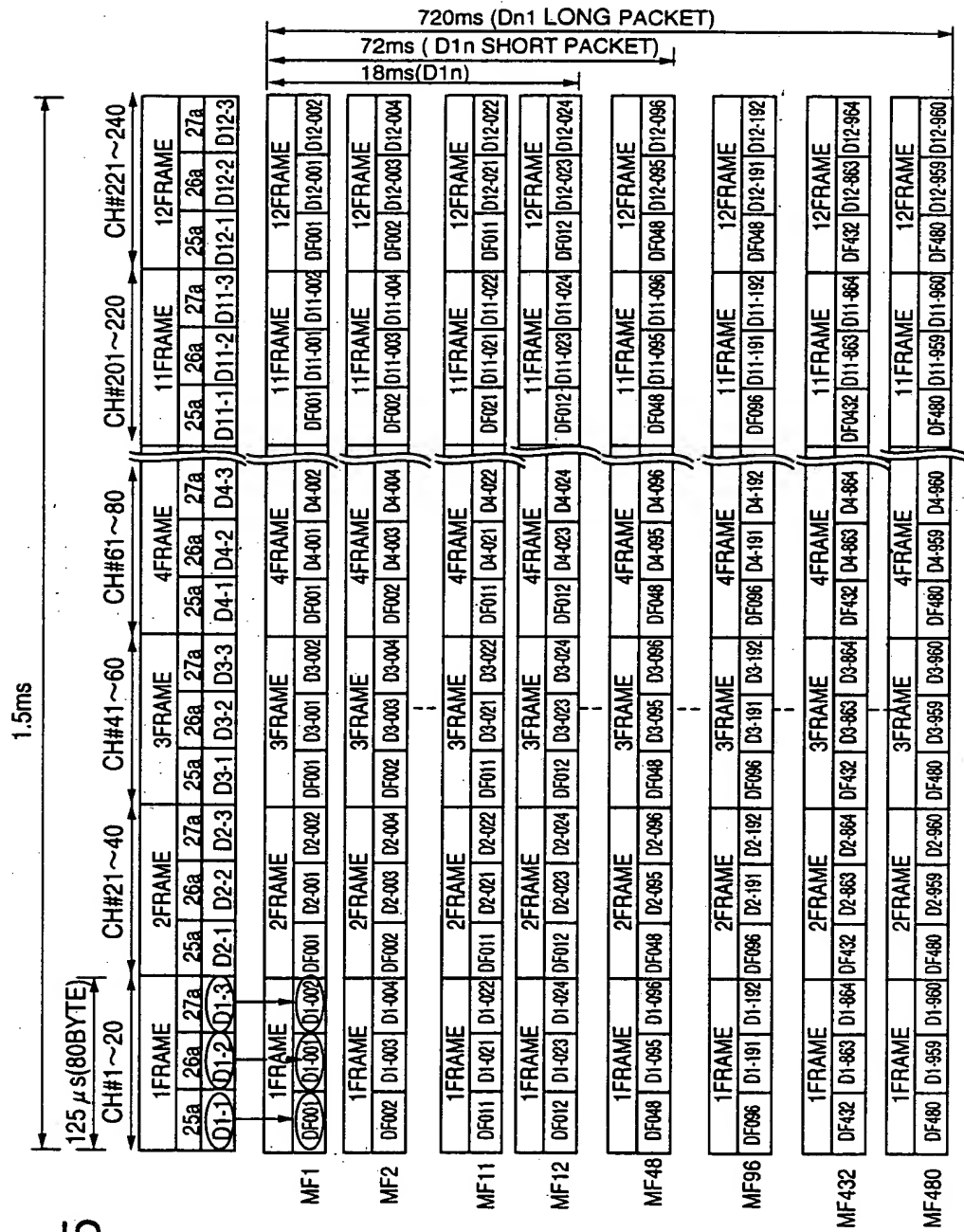
[illegible]

FIG. 6A

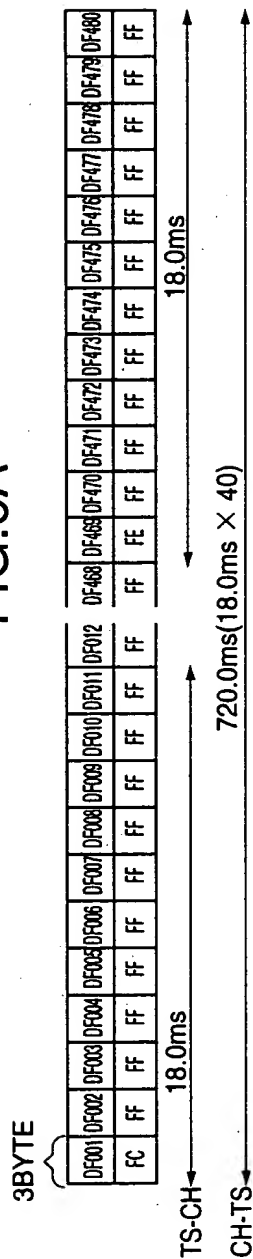


FIG. 6B

TRANSMISSION/RECEPTION FRAME PHASE

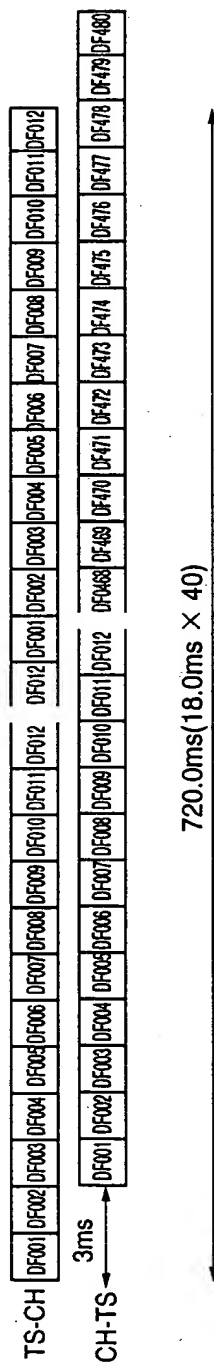


FIG.7

